

君正[®] RD4750_APUS 开发板

硬件手册

版本: 1.2

日期: 2009 年 09 月



北京君正集成电路股份有限公司
Ingenic Semiconductor Co., Ltd.

君正 RD4750_APUS 开发板

硬件手册

Copyright © Ingenic Semiconductor Co. Ltd 2009. All rights reserved.

Release history

Date	Revision	Change
2008 年 11 月	1.0	最新发布
2009 年 3 月	1.1.2	1. 修改 D4 指示+3.3V 电源供电正常。 2. 修改 FM 的天线电路。
2009 年 9 月	1.2	1. 修改 JZ4750 的音频部分封装。

Disclaimer

This documentation is provided for use with Ingenic products. No license to Ingenic property rights is granted. Ingenic assumes no liability, provides no warranty either expressed or implied relating to the usage, or intellectual property right infringement except as provided for by Ingenic Terms and Conditions of Sale.

Ingenic products are not designed for and should not be used in any medical or life sustaining or supporting equipment.

All information in this document should be treated as preliminary. Ingenic may make changes to this document without notice. Anyone relying on this documentation should contact Ingenic for the current documentation and errata.

北京君正集成电路股份有限公司

地址：北京市海淀区东北旺西路8号中关村软件园一号楼信息中心A座108室

邮编：100193

电话：86-10-82826661

传真：86-10-82825845

网址：Http://www.ingenic.cn

内容

1	概述	1
1.1	RD4750_APUS 开发板主要技术指标及特点.....	1
1.2	RD4750_APUS 开发板的系统结构图.....	2
2	硬件详细描述	3
2.1	RD4750_APUS 开发板布局图	3
2.2	系统电源.....	3
2.3	全局复位.....	4
2.4	系统 BOOT 方式.....	4
2.5	系统内存 (SDRAM)	4
2.6	NAND 子卡	4
2.7	LCD 接口及子板	5
2.7.1	LCD 接口定义	5
2.7.2	LCD 子板	6
2.8	USB 接口.....	6
2.9	音频子系统	6
2.9.1	Headphone	6
2.9.2	MIC	6
2.9.3	Speaker	6
2.9.4	I2S 扩展接口	6
2.10	视频输出	6
2.11	板载按键	6
2.12	MMC/SD、TF 卡	6
2.13	调试接口板	7
2.14	系统状态指示.....	7
2.15	I2C 调频模块	7
2.16	OWI 总线.....	7
2.17	TS 码流接收端口	7
2.18	SPI 同步串行接口.....	7
2.19	CIM 摄像头接口.....	8
3	快速使用 RD4750_APUS 开发板	9
4	附录: RD4750_APUS GPIO 定义表	11

1 概述

RD4750_APUS 是采用君正 JZ4750 高性能 32 位嵌入式处理器，为用户提供的展示 JZ4750 多媒体应用处理能力的开发平台。它应用了 JZ4750 所有的功能模块，并且提供了灵活的扩展接口，便于用户开发自己的功能模块。RD4750_APUS 通过适当的扩展可以作为用户开发新产品的验证原型，减少软硬件开发的风险和缩短产品上市的时间。

RD4750_APUS 提供完整的软件开发工具包，和面向消费电子应用的 Linux™操作系统及相应的开发运行环境。系统有更快的启动速度和更高的可靠性。

本文帮助用户快速入门并且利用已有的软硬件资源开发出自己的产品来。您的参与和建议是对我们最大的鼓励和支持。

JZ4750 是君正集成电路推出的一款多媒体应用处理器产品，它主要面向便携式、多媒体、低功耗的电子产品。

处理器内核：集成了一个高性能的 32 位 RISC 处理器核心；8 级流水线架构；16K I-Cache, 16K D-Cache, 支持 SIMD 多媒体指令集；支持嵌入式操作系统，如 Linux™；集成了完善的外部 memory 接口，包括 SRAM/SDRAM 控制器、带有 ECC 校验的 8-bit NAND 控制器、32Bit 12 通道的 DMA 内/外部控制器。

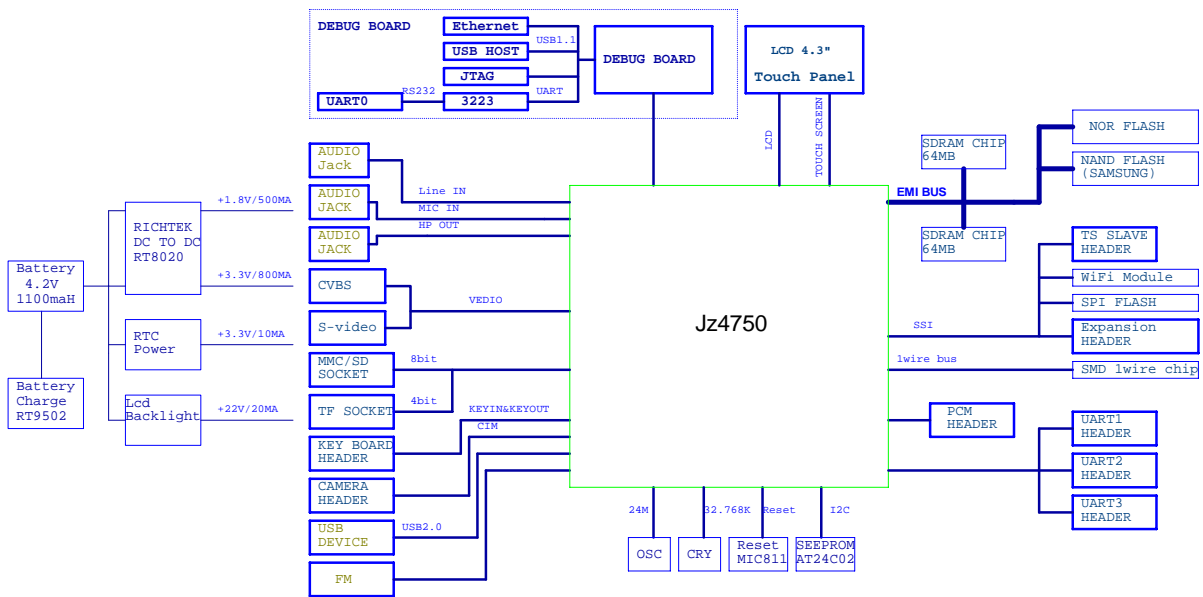
处理器内部功能模块：内置 RTC WDT；6 路独立 PWM/Timer/Int/Counter；6 种低功耗方式的能源管理器；AC97/I2S 控制器，并集成 24Bit 96KHz Audio Codec 转换；6 通道 12Bit SAR ADC，支持 4 线电阻触摸屏，以及通用模拟量输入；免电容方式耳机直接驱动电路，双路视频 10bit DAC 支持 CVBS/S-Video 输出；带有 OSD 的 LCD 控制器；Camera 传感器接口；双 SPI 控制器；双 SD/MMC 控制器；I2C 控制器；支持 USB1.1 Host/USB2.0 High-Speed Device, 4UART 接口并支持红外 IrDA, MPEG-TS 码流接收端口；总共提供了 179 个可灵活配置的 GPIO 接口。

1.1 RD4750_APUS 开发板主要技术指标及特点

- CPU: 速度 384MHZ, 运行 LINUX。
- 系统内存: SDRAM, (出厂焊接为 HY57V561620x2 片, 64MB)
通过背面预留的 2 片 HY57561620 位置可升级至 128MB。
- NOR FLASH S29GL064M (16Bit) 可 Boot。
- SPI FLASH S25FL064 (可选) 可 Boot。
- NAND FLASH: 子卡扩展, 最多支持两片双片选 Flash, 或者单片四片选 Flash
默认配置: 单片单片选 MLC K9GAG08 (MLC)
- LCD /TOUCH: 480X272 4.3" TFT RGB24Bit, 4wire 电阻触摸屏, 软件 PWM 背光调节。
- AUDIO 及视频多媒体: 支持各种音视频软件 De/Encoder。
- Video 输出: CVBS 输出, S-Video 输出 (只能使能其一)。
- I2C 控制的 FM 模块, 可接收调频广播, 立体声输出 (可选)。
- 按键: ADC 检测的方向摇杆, 带有 INT 触发。
8 个独立按键, 包括 1 个 Reset, 1 个软件开/关机, 其余为启动选择控制, 扩展应用等。
- USB HOST 1.1: (在 Debug 板上), 可外接 USB 设备,
- USB Device2.0: high-speed, 开发平台本身可以枚举成为 Mass-Storage 当作 U 盘使用。
- TS 流接收接口: 可扩展 DTV 模块。
- 高速 SPI 接口, 可以连接 Bluetooth 或者 WiFi 模块。

- PCM CODEC 接口：可以连接蓝牙模块的 PCM 接口。
- UART：2wire 制的 RS232 协议，可扩展 GPS/GSM 模块。
- Camera 接口：可以连接标准 8-bit ITU656 协议的摄像头。
- 扩展存储 MMC/SD TF，也可实现 SDIO 设备连接。
- 电源管理：开发板通过外接电源供电（Adaptor 或 USB）；支持锂电池供电，充电时间：2-3 小时，有充电指示功能；电量显示：系统软件可通过片内 AD 测量电池电量，以图形方式提供电量显示条，显示电池电量。

1.2 RD4750_APUS 开发板的系统结构图



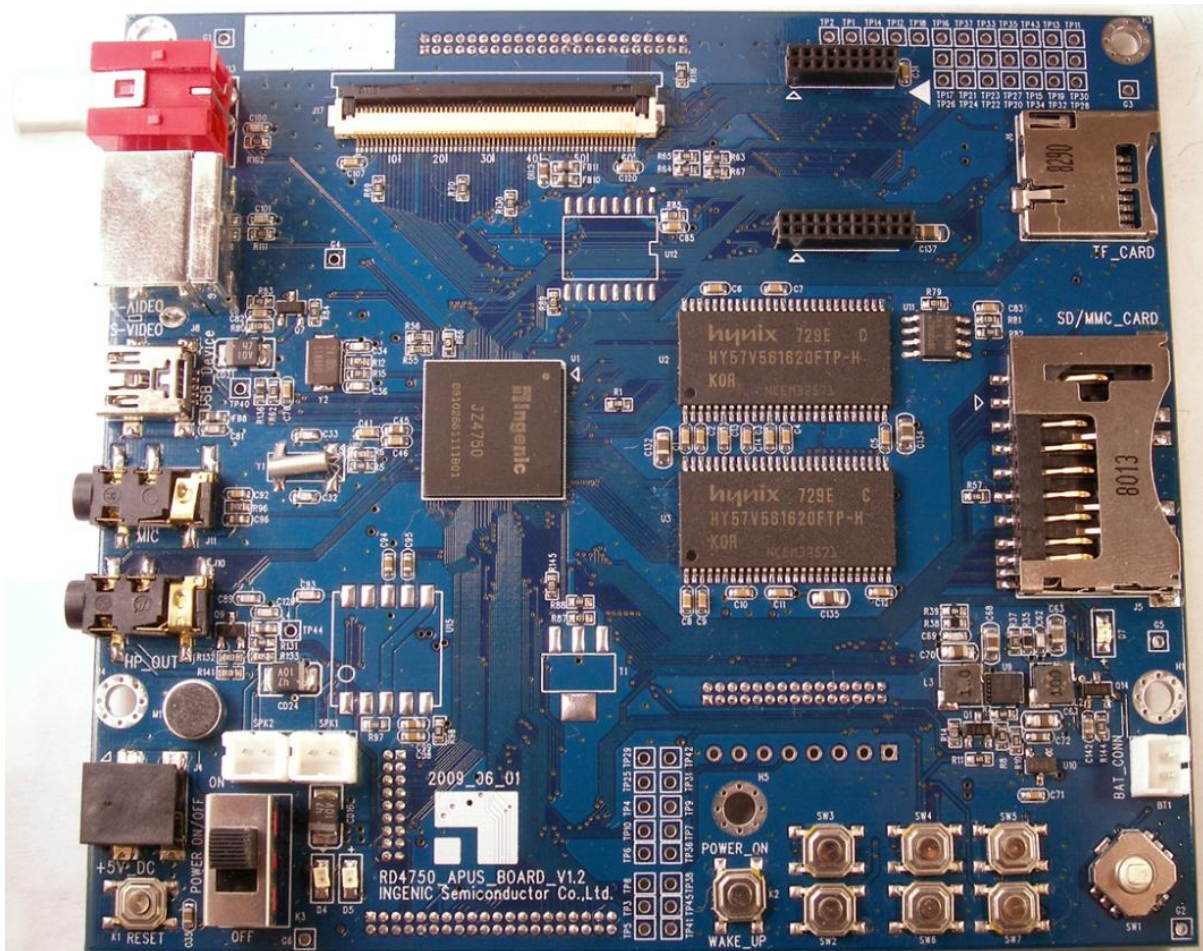
图表 1-1 RD4750_APUS 系统结构图

2 硬件详细描述

这章主要描述 RD4750_APUS 的硬件功能模块，建议读者参考 JZ4750 SOC 的芯片手册。文中涉及到的其他厂家的芯片，请查阅相关文档。详细的功能实现请参考 RD4750_APUS 的硬件原理图设计。

2.1 RD4750_APUS 开发板布局图

图 2-1 显示了主板的布局和主要接口的位置。



图表 2-1 RD4750_APUS 主板布局图

2.2 系统电源

RD4750_APUS 开发板由外接电源 5V (Adaptor 或 USB) 供电; K3 为直流电源开关, K2 为唤醒/关机按键; 系统也可通过由 3.7V 的锂电池供电 (可选) 电池插座 BT1。

当打开 K3 电路板第一次上电时, 系统将自动开机 boot; 在不掉电情况下, 按 K2 (保持几秒钟), 将向 CPU 申请一个中断, 由操作系统响应后做相应的关机处理, 系统停止供电; 当再次按下 K2 时 (保持几秒钟), CPU 将拉低 PW_ON_N, 系统电源产生, 重新开机 (k2 执行的是软件开关机动作, 需要程序配合)。

主电源芯片采用了双通道同步整流 Buck Step-down U9: RT8020 为系统提供+3.3V、+1.8V 电

压；红色的 LED 灯 D4 指示系统+3.3V 供电正常，U6 – XC6206 为 RTC 提供 3.3V 电源。

J2 为直流电源适配器接口，外接 5V 2A 直流电源，为系统供电同时也可为电池充电，充电限制电压 4.2V，充电电流 500mA/100mA 两档；软件关机后以 500mA 电流快速充电，开机时以 100mA 慢速充电，充电时发光二极管 D7 点亮，充满饱和时 D7 熄灭，CPU 通过 CHARGE_STATE 了解充电状态；1000mAH 锂电池充电时间大约在 2-3 小时。

整机也可通过 USB DEVICE 接口 J8 供电，未设过流保护器件，USB 供电充电应注意预防过流。供电系统可在外接充电器（Adaptor 或 USB DEVCE）及电池间自动切换，优先级为适配器 > USB > 电池。

CPU 通过另一个 GPIO 从充电芯片了解供电状态，在适配器接入时 CPU 可以得到响应，调整软件工作状态，并控制充电芯片进入快速充电模式。

2.3 全局复位

由 RC 电路构成的复位电路在系统上电的时候对 CPU、扩展卡接口和 Debug 卡提供一个低电平有效的复位信号，按下全局复位开关 K1 可以进行手动复位。

2.4 系统 BOOT 方式

RD4750_APUS 提供四种 Boot 方式：

- USB
- Nand Flash （开机默认）
- SPI or NOR Flash
- SD/MMC （MSC 接口 0）

通过 SW6 和 SW7 按键组合出 4 种 boot 模式

表格 2-1 说明了系统启动引导的几种方式：

Table 2-1 BOOT SETUP

Hold Push Key	Boot status
SW7	SPI or NOR Flash Boot
None	Nand Flash Boot （Power on Default）
SW6	USB Boot
SW6+SW7	SD card Boot

2.5 系统内存（SDRAM）

RD4750_APUS 使用 4 片 4Banks X 4M X 16Bit SDRAM，组成 32Bit 数据宽度，128M byte 容量存储单元，默认焊接了两片。

2.6 NAND 子卡

RD4750_APUS J2-J3 为 NAND 扩展插座，默认配置的子卡为双面单贴 2GB MLC NAND，该接口最大支持 4 片选，16Bit 数据宽度。

2.7 LCD 接口及子板

2.7.1 LCD 接口定义

RD4750_APUS 板载一个 LCD 显示屏的接口插座 J17，与 LCD 子板相连接，支持多种 LCD 屏驱动方式：既能支持串/并行（ITU656/601）18/24BitRGB TFT，Delta RGBTFT 屏，也支持 Smart LCD 屏或者是 STN 屏，控制方式安排了 I2C 和 SPI 接口，用户可自定义使用。

表格 2-2 LCD 接口（J17）信号定义表

Pin Number	Signal	Pin Number	Signal
1	GND	2	GND
3	+3.3V	4	+3.3V
5	GND	6	LCD_D_R0
7	LCD_CLS	8	LCD_D12
9	LCD_D13	10	LCD_D14
11	LCD_D15	12	LCD_D16
13	LCD_D16	14	GND
15	LCD_SPL	16	LCD_PS
17	LCD_D6	18	LCD_D7
19	LCD_D8	20	LCD_D9
21	LCD_D10	22	LCD_D11
23	GND	24	LCD_D_B0
25	LCD_REV	26	LCD_D0
27	LCD_D1	28	LCD_D2
29	LCD_D3	30	LCD_D4
31	LCD_D5	32	GND
33	LCD_D_PCLK	34	GND
35	LCD_HSYNC	36	LCD_VSYNC
37	LCD_DE	38	GND
39	VDD_TP	40	XP
41	YN	42	XN
43	YP	44	VSS_TP
45	GND	46	I2C_SDA
47	I2C_SCK	48	GND
49	SSI1_DT	50	SSI1_CLK
51	SSI1_CE0_N	52	GND
53	LCD_DISP_N	54	LCD_RESET_N
55	LCD_INT	56	PWM4/BL_EN_N
57	BAT-V	58	BAT-V
59	GND	60	GND

接口中提供其他型号的 LCD 所需信号：LCD_SPL; LCD_CLS; LCD_PS; LCD_REV，信号含义参考 JZ4750 DATA SHEET。

2.7.2 LCD 子板

LCD 子板:RD4750_APUS_LCD_Board_V1.3,通过 J1: 60pinFPC 排线与主板相连,J2 为 40pin LCD 屏插座。用户可以直接使用 J2 插座相连的 AUO043/INNOLUX043 屏,也可以根据需要扩展自己的 LCD 模块。

背光 LED 驱动电路在 LCD 子板背面,采用 U1 RT9293 电感 Boot 电路,如要更换其它型号 LCD 屏时,应注意背光驱动电流的要求,计算 R2 可以获得适合的 LCD 驱动电流(详见 RT9293 D.S.) 背光可以用软件方式调节亮度,通过调整 PWM4 的占空比,实现亮度连续可调。

2.8 USB 接口

RD4750_APUS 支持 USB 2.0 High-Speed Device,主板上 J8 是 MiniUSB Device 插座,该接口有 GPIO 进行插入检测。(Debug 板上的 J5 是 HOST USB 1.1 接口,可以提供 500mA 供电),在系统通过 USB 供电时,应注意预防源端过流。

2.9 音频子系统

2.9.1 Headphone

JZ4750 内置 AC97 / I2S 控制器和 CODEC,支持 24 位 DAC 及 24 位 ADC,也可外接其它 CODEC; RD4750_APUS 音频子系统直接利用内部 CODEC 进行音频的输入输出; J10 为 3.5mm 标准耳机插座,芯片内部的耳机驱动电路可以在 16 欧姆负载时输出 40mW 功率,采用免输出电容驱动方式。

2.9.2 MIC

板上有电容式麦克风 M1 和外接 MIC 插座 J11,在 J11 插入时,板载 MIC 被切断。

2.9.3 Speaker

背面 U14 为音频功放,推动外接立体声扬声器,(插座 SPK1, SPK2),在耳机插入检测电路配合下,通过程序切换耳机或扬声器输出。

2.9.4 I2S 扩展接口

J9 为 PCM 格式 4Pin 同步 I2S 接口,主/从两种模式,8/16 位宽,用来和蓝牙等模块的 PCM 接口相连。

2.10 视频输出

JZ4750 内部有两个视频 DAC,通过 J13 输出 CVBS 复合视频信号,通过 J14 输出 Y/C 分离的 S-video 信号,输出制式为 PAL 或者 NTSC。

2.11 板载按键

RD4750_APUS 为灵活扩展功能,安排 SW2 至 SW7 为 GPIO 按键(SW6 高有效,其余低有效)。SW1 为模拟 AD 采样的 5 维摇杆(带按键中断)。

2.12 MMC/SD、TF 卡

RD4750_APUS 平台支持 SD、TF 双卡座。协议支持 MMC4.2, SD2.0 标准和 SDIO 1.0 标准,

4/8bit 传输格式；硬件兼容 1 或者 4Bit 方式。

J5 为 SD 卡座（支持 SD/MMC 复合卡座，支持 Boot），J6 为 TF 卡座，两个卡座的电源可各自通过程序关断。

2.13 调试接口板

为了调试方便，而且使开发板尽量接近实际产品，RD4750_APUS 板通过 J1 和 J7，外挂 DEBUG 扩展板，它提供了 JTAG、10MBASE-ETHERNET (RJ45)、UART(DB9 2-wire RS-232) 接口，调试时 DEBUG 板与开发板连接，调试完毕可以拔掉调试板，开发板单独运行，使电源消耗等参数与实际的产品相符。

2.14 系统状态指示

系统使用了三个发光二极管 D4、D5、D7 进行状态指示：D4 亮指示系统+3.3V 供电正常；D5 为复位指示：在按键 RESET 或 JTAG RESET 期间点亮，表示 RESET 有效。D7 是电池充电状态指示。

2.15 I2C 调频模块

RD4750_APUS 板上提供 I2C 控制的调频接收模块（可选），可接收普通 FM 广播信号，天线信号从耳机驱动虚地上引入，通过 Line-in 接口经过片内 CODEC 将音频信号输出。

2.16 OWI 总线

RD4750_APUS 板上提供 T1：DS2401（可选），兼容 Dallas 1-wire 协议，用户可以在 OS 软件里定义加密协议栈。

2.17 TS 码流接收端口

RD4750_APUS 可以接收 DTV 的 MPEG-2 TS 标准传输码流，配合外接的 RF+Demodulator 模块，就能实现 CMMB 等数字电视码流 decoder，J12 为 TS 接口，支持标准 TS 流串/并行模式。

2.18 SPI 同步串行接口

RD4750_APUS 的高速 SPI 接口支持 54MHz 时钟 17Bit 串行数据长度，该接口和 J2：TS 流接口复用，可以连接音视频/通讯 SOC 例如 Bluetooth 和 Wifi，或者是 ADDA 转换器。

表格 2-3 TS 接口（J12）信号定义表

Pin Number	Signal	Pin Number	Signal
1	GND	2	VCC1.8V
3	RESET_N(全局)	4	VCC1.8V
5	NC	6	NC
7	I2C_SCK	8	VCC3.3V
9	I2C_SDA	10	VCC1.2V
11	GND	12	VCC3.3V
13	VCC3.3V	14	GND
15	SSI0_DT	16	SSI0_CLK
17	SSI0_CE1_N	18	SSI0_DR
19	GND	20	NC
21	NC	22	NC

23	NC	24	NC
25	NC	26	TS_INT0
27	NC	28	TS_INT1
29	TSFAIL	30	TSCLK
31	TSSTR	32	TSFRM
33	SD15	34	SD14
35	SD13	36	SD12
37	SD11	38	SD10
39	SD9	40	SD8

2.19 CIM 摄像头接口

RD4750_APUS CIM 接口支持 CMOS 和 CCD 摄像头 Decoder, 标准 ITU656 接口 (8-Bit 并行) 格式, 支持 RGB 和 YCbCr 色彩空间, 最高支持 4096x4096 静态分辨率, 支持 VGA 分辨率的静态预览和视频录像。

表格 2-4 摄像头接口 (J16) 信号定义表

Pin Number	Signal	Pin Number	Signal
1	CIM_D0	2	CIM_D1
3	CIM_D2	4	CIM_D3
5	CIM_D4	6	CIM_D5
7	CIM_D6	8	CIM_D7
9	CIM_VSYNC	10	CIM_HSYNC
11	CIM_MCLK	12	CIM_PCLK
13	I2C_SCK	14	I2C_SDA
15	VCC3.3V	16	GND
17	CIM_RST_N	18	CIM_PD_N

注: JZ4750 内部 CIM 模块最高可提供 40MHz 的 PCLK。

3 快速使用 RD4750_APUS 开发板

您手里的 RD4750_APUS 开发板的 FLASH 中已经烧录好 U-Boot 引导程序、CELinux 系统核心。请您完成下面的操作：

- 连接好调试板
- 将串口线连接至 DEBUG 板 RS232 接口上，配置数据格式为 57600bps-8N1。
- 连接一根 10/100M 双绞网线至以太网端口。
- 连接 USB 鼠标。
- 插好锂电池（BT1 口）或外接电源（Adaptor 或 USB）。
- 在 PC 机上建立 TFTP 服务

各按钮说明如下：

- **K2**：系统电源开关及睡眠唤醒按钮，按下 K2（保持几秒钟）打开系统电源，系统运行后再按 k2（保持几秒钟）关闭系统电源；系统进入睡眠时，按 K2（保持几秒钟）唤醒系统。
- **K1**：系统复位按钮。

启动 Linux 系统（默认）：

按下 K2（保持几秒钟）打开电源，系统启动，您的串口终端和 LCD 屏幕上就会有输出。系统将启动图形引擎。在此界面下，您有更丰富直观的、交互性更好的媒体环境。

Note:如果开发板烧录的是 WINCE 系统，启动方法与 Linux 相同，按下 K2（保持几秒钟）打开电源，系统启动，串口终端和 LCD 屏幕上就会有输出，系统启动 WINCE 桌面。

4 附录：RD4750_APUS GPIO 定义表

Pin Number	Default Port Name	Name for Real Size	Direction	Active	Function
D17	SD7	AMP_EN_N	Input	Low	Headphone Jack plug-in detect & Audio Amplifier Power down control
M9	SSIO_GPC	KEY_INT	Input	High	Navigation switch ADC trigger INT
F4	SSI1_CE1_	LCD_VCC_EN	Output	High	LCD panel power supply control
N14	PWM2 SCLK_RSTN	LCD_INT/ SCLK_RSTN	Output	High	LCD panel Interrupt
M14	PWM3 BCLK	LCD_REST_N/ BCLK	Output	Low	LCD reset
M15	PWM4 SYNC	PWM4/BL_EN_N/ SYNC	Output	Low	LCD backlight bright trimming
M16	PWM5 OWI	LCD_DISP_N/ OWI	Output	Low	LCD panel internal power enable 1-wire bus
R3	UART1_RxD	CIM_RST_N	Output	Low	Camera reset
R2	UART1_TxD	CIM_PD_N	Output	Low	Camera power control
D16	SD6	EXT_INT	Output	High	peripheral equipment reset
D17	PA17	AMP_EN_N	Output	Low	Speaker power amplifier enable
J13	SD8 TSDI0	DC_DETE_N	Input	Low	DC-adapter plug-in detection
M12	SDATO UART2_TxD	SDATO / TS_INT0	Input	High	TS Interface Interrupt 0
M11	SDATI UART2_RxD	SDATI / TS_INT1	Input	High	TS Interface Interrupt 1
H17	SD9 TSDI1	CHARG_DET_N	Input	Low	Battery Charge state indicate
H16	SD10 TSDI2	SD0_VCC_EN_N	Output	Low	SD card power control
H15	SD11 TSDI3	SD0_CD_N	Input	Low	SD card plug-in detection
H14	SD12 TSDI4	SD0_WP_N	Input	Low	SD card write protection
H13	SD13 TSDI5	SD1_VCC_EN_N	Output	Low	TF card power control